日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2003年 3月 4日

出 願 番 号 Application Number:

特願2003-057619

[ST. 10/C]:

 $[JP2003 \div 057619]$

出 願 人
Applicant(s):

株式会社デンソー

2004年 1月28日

特許庁長官 Commissioner, Japan Patent Office 今井康



【書類名】 特許願

【整理番号】 N-80950

【提出日】 平成15年 3月 4日

【あて先】 特許庁長官殿

【国際特許分類】 GO1N 27/409

【発明の名称】 セラミック素子と摺動端子との摺動接触構造

【請求項の数】 5

【発明者】

【住所又は居所】 愛知県刈谷市昭和町1丁目1番地 株式会社デンソー内

【氏名】 木全 岳人

【発明者】

【住所又は居所】 愛知県刈谷市昭和町1丁目1番地 株式会社デンソー内

【氏名】 佐藤 保幸

【特許出願人】

【識別番号】 000004260

【氏名又は名称】 株式会社デンソー

【代理人】

【識別番号】 100079142

【弁理士】

【氏名又は名称】 高橋 祥泰

【選任した代理人】

【識別番号】 100110700

【弁理士】

【氏名又は名称】 岩倉 民芳

【手数料の表示】

【予納台帳番号】 009276

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】

図面 1

【物件名】

要約書l

【包括委任状番号】 0105519

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 セラミック素子と摺動端子との摺動接触構造

【特許請求の範囲】

【請求項1】 セラミック本体と、該セラミック本体に内蔵形成した内部リード部と、上記セラミック本体の外表面に露出形成した電極端子と、上記内部リード部及び上記電極端子とを電気的に導通させるために上記内部リード部と上記電極端子との間に貫通形成したスルーホールとを有するセラミック素子において

上記電極端子の表面を摺動端子が摺動接触することにより摺動接触構造が形成され.

上記電極端子に対する上記摺動端子の摺動範囲において上記スルーホールが形成されていないことを特徴とするセラミック素子と摺動端子との摺動接触構造。

【請求項2】 請求項1において、上記摺動範囲の終端と上記電極端子に形成されたスルーホールとの最短距離を0.5mm以上としたことを特徴とするセラミック素子と摺動端子との摺動接触構造。

【請求項3】 請求項1または2において,上記摺動端子は上記セラミック素子の一方の端部位置 t 1から上記電極端子に向かって摺動接触しつつ摺動接触構造を形成してなり,

上記摺動端子が摺動接触する際の始点となる電極端子の端部位置を t 2 とする と,

上記摺動端子の摺動方向に沿った t 1 と t 2 との最短距離は 0. 2 mm以上であることを特徴とするセラミック素子と摺動端子との摺動接触構造。

【請求項4】 請求項3において、上記端部位置 t 2における、上記セラミック本体の外表面から計った上記電極端子の厚みは3~50μmであることを特徴とするセラミック素子と摺動端子との摺動接触構造。

【請求項5】 請求項1~4のいずれか1項において,上記セラミック素子は,被測定ガス中の特定ガス濃度を測定する電気化学的セルを少なくとも1つ有するガスセンサ素子であり,ガスセンサ素子に電圧を印加したり,ガスセンサ素子からの出力を取出す際は上記摺動端子を用いるよう構成されてなることを特徴

とするセラミック素子と摺動端子との摺動接触構造。

【発明の詳細な説明】

[0001]

【技術分野】

本発明は、排気ガス中の特定ガス濃度を測定可能なガスセンサ素子等として用いるセラミック素子における電極端子と摺動端子との接触構造に関する。

[0002]

【従来技術】

自動車エンジンの排気系には排気ガス中の酸素濃度やNOx濃度を測定して, エンジンの燃焼制御や触媒の劣化検知を行うためのガスセンサを設置する。この ガスセンサに内蔵するガスセンサ素子の一例として,後述する図5,図6に示す ごとき構成の積層型のガスセンサ素子が知られている。

[0003]

上記ガスセンサ素子は、セラミック本体と、該セラミック本体に内蔵形成した内部リード部と、上記セラミック本体の外表面に露出形成した電極端子と、上記内部リード部及び上記電極端子とを電気的に導通させるために上記内部リード部と上記電極端子との間に貫通形成したスルーホールとを有する(後述する図6参照)。

そして、上記ガスセンサ素子に電圧を印加する、あるいは素子からの出力を取り出すために、後述する図1に示すごとく、摺動端子をガスセンサ素子の電極端子と接触させてなる。

[0004]

【特許文献1】

特開2002-286681号公報

[0005]

【特許文献2】

特開2001-188060号公報

[0006]

【解決しようとする課題】

しかしながら、従来、上述した構成の摺動接触する摺動端子を電極端子に設けることで、以下の問題が生じることが知られている。

すなわち、電極端子でスルーホールが存在する部分は強度的に弱く、スルーホールの上を摺動端子が摺動接触する際の摺動圧力によってスルーホールの端部からセラミック本体に至るひび割れが発生することがある。

図16に示すごとく、セラミック本体90に内部リード部91、端子電極92を備え、両者の間にスルーホール93を設けてなるセラミック素子9に、摺動端子99が摺動接触する。摺動端子99が摺動接触する際に加わる摺動圧力がスルーホール93の端部からセラミック本体90に向かうひび割れ901を発生させる。

[0007]

また、図17に示すごとく、セラミック素子9の内部リード部91の背面に絶縁層95を設けることがあるが、スルーホール93を貫通する隙間930が存在する場合、摺動圧力によってスルーホール93下の絶縁層95の成分がスルーホール93の隙間930を通じて電極端子92の表面に染み出して絶縁皮膜931を形成することがある。この絶縁皮膜931が摺動端子99と電極端子92との間の導通不良を起こすおそれがある。

[0008]

本発明は、かかる従来の問題点に鑑みてなされたもので、電気的導通に優れる セラミック素子と摺動端子との摺動接触構造を提供しようとするものである。

[0009]

【課題の解決手段】

第1の発明は、セラミック本体と、該セラミック本体に内蔵形成した内部リード部と、上記セラミック本体の外表面に露出形成した電極端子と、上記内部リード部及び上記電極端子とを電気的に導通させるために上記内部リード部と上記電極端子との間に貫通形成したスルーホールとを有するセラミック素子において、

上記電極端子の表面を摺動端子が摺動接触することにより摺動接触構造が形成 され.

上記電極端子に対する上記摺動端子の摺動範囲において上記スルーホールが形

成されていないことを特徴とするセラミック素子と摺動端子との摺動接触構造に ある(請求項1)。

[0010]

第1の発明によれば、スルーホールは摺動範囲になく、摺動接触の摺動圧力を スルーホールが受けない構成となっている。従って、摺動圧力によるスルーホー ルの端部からセラミック本体に至るひび割れの発生や、内部から染み出した絶縁 物による電極端子の表面での絶縁被膜形成が生じ難い。

[0011]

以上、本発明によれば、電気的導通に優れるセラミック素子と摺動端子との摺動接触構造を提供することができる。

[0012]

【発明の実施の形態】

摺動接触する摺動端子としては、摺動端子が移動して摺動接触する場合と、実施例1に記載したようにセラミック素子が移動して摺動接触する場合、さらに摺動端子とセラミック素子とが双方共に摺動して摺動接触する場合とがある。本発明はいずれのケースにかかる摺動接触構造についても適用することができる。

[0013]

本発明にかかる摺動範囲について説明する。

摺動範囲は,摺動端子 59 がセラミック素子 5 の電極端子 51 に接触開始する 始端と摺動を終えて停止する終端との間の領域であり,一例を挙げると図 12 に 示す直線 $a1\sim a2$ で囲まれた範囲である。

図12に記載した摺動範囲の場合,摺動端子59はセラミック素子5の長手方向と直交する幅方向と同程度あるいはそれ以上の幅をもっている。従って,摺動範囲はセラミック素子5の幅方向全体に広がることになり,図面において直線 a 2より左側にスルーホール52を設けることができる。

[0014]

また、図13に示すごとく、摺動端子の幅がセラミック素子55の幅よりも細い場合、摺動範囲の幅は摺動端子の幅と同じで、摺動範囲は破線で囲まれた領域 Bである。この場合、摺動範囲の幅方向からはずれる位置や領域Bよりも図面に おける左側などにスルーホール52を設けることができる。

[0015]

次に、上記摺動範囲の終端と上記電極端子に形成されたスルーホールとの最短 距離を 0.5 mm以上とすることが好ましい(請求項 2)。

スルーホールの近傍は強度的に脆弱である。

スルーホールから離れた位置で摺動端子の摺動が終わるよう構成することで、 摺動圧力によるスルーホールの端部からセラミック本体に達するひび割れや、電 極端子表面における絶縁被膜の形成などを生じ難くすることができる。

上記最短距離が 0.5 mm未満である場合は、強度的に弱いスルーホールの周辺を保護する効果が不十分となるおそれがある。

$[0\ 0\ 1\ 6]$

次に,上記摺動端子は上記セラミック素子の一方の端部位置 t 1 から上記電極端子に向かって摺動接触しつつ摺動接触構造を形成してなり,

上記摺動端子が摺動接触する際の始点となる電極端子の端部位置を t 2 とすると,

上記摺動端子の摺動方向に沿ったt1とt2との最短距離は0.2mm以上であることが好ましい(請求項3)。

[0017]

これにより、摺動端子は電極端子が形成されていないセラミック本体の外表面から乗り上がり、その後電極端子の端部位置 t 2から電極端子の外表面に乗り上げて摺動接触する。摺動端子が摺動接触し始める位置は、摺動方向に大きな力が加わりやすいが、電極端子をセラミック素子の端部位置から内側に摺動方向に引っ込めてセラミック本体に形成することで、電極端子の特に端部位置に過大な力が加わることを防止して、電極端子の剥離などを防止することができる。

上記最短距離が 0.2 mm未満である場合は、摺動端子の摺動移動開始に伴って大きな力が電極端子の端部位置に加わるため、電極端子の剥離が生じるおそれがあった。

[0018]

また、上記端部位置 t 2 における、上記セラミック本体の外表面から計った上

記電極端子の厚みは $3\sim50\mu$ mであることが好ましい(請求項4)。

これにより、摺動端子がセラミック本体の外表面から電極端子の外表面に乗り上げて摺動接触する際に、電極端子に過大な力が加わることを防止して、電極端子の剥離などを防止することができる。

上記電極端子の厚みが 3 μ m未満である場合は、摺動端子の摺動移動時の力に対して充分な厚みがないため、電極端子の剥離が生じるおそれがあった。

厚みが 50μ mより大である場合は、摺動端子の摺動移動開始に伴って大きな力が加わってしまい、電極端子の剥離が生じるおそれがある。

[0019]

また,本発明にかかる摺動接触構造はガスセンサ素子に対し適用することができる。

すなわち、上記セラミック素子は、被測定ガス中の特定ガス濃度を測定する電気化学的セルを少なくとも1つ有するガスセンサ素子であり、ガスセンサ素子に電圧を印加したり、ガスセンサ素子からの出力を取出す際は上記摺動端子を用いるよう構成されてなる(請求項5)。

[0020]

これにより、摺動端子とガスセンサ素子との電気的導通を確実に確保することができ、ガスセンサの信頼性を高めることができる。

なお,ガスセンサ素子としては,被測定ガス中の酸素濃度やNOx濃度,CO濃度,HC濃度を測る素子や,2種類以上の特定ガス濃度を測定する素子がある

また,電気化学的セルを複数個備えており,本発明にかかる摺動接触構造を複数備えた素子もある。

[0021]

【実施例】

以下に、図面を用いて本発明の実施例について説明する。

(実施例1)

本発明にかかるセラミック素子 2 と摺動端子 4 a, 4 b, 4 9 a, 4 9 b との接触構造は、図 1 ~図 1 1 に示すごとく、セラミック本体 2 0 と、該セラミック

本体20に内蔵形成した内部リード部282,233と,上記セラミック本体20の外表面211,286に露出形成した電極端子283,236と,上記内部リード部282,233及び上記電極端子283,236とを電気的に導通させるために上記内部リード部282,233と上記電極端子283,236との間に貫通形成したスルーホール280,234とを有するセラミック素子2において,上記電極端子283,236の表面2830,2360を摺動端子4a,4b,49a,49bが摺動接触することにより摺動接触構造が形成され,上記電極端子236に対する上記摺動端子4a,4b,49a,49bの摺動範囲H1,H2において上記スルーホール280,234が形成されていない。

[0022]

また、本例にかかるセラミック素子2は、図6に示すごとく、被測定ガス中の特定ガス濃度を測定する電気化学的セル200を1つ有するガスセンサ素子であり、セラミック素子2に電圧を印加したり、セラミック素子2から出力を取出す際に上記摺動端子4a、4b、49a、49bを用いる。

[0023]

以下、詳細に説明する。

本例のセラミック素子 2 は上述したごときガスセンサ素子であり、自動車エンジンの排気系に設置して、排気ガス中の酸素濃度を測定して、エンジンの燃焼制御や触媒の劣化検知を行うためのガスセンサに内蔵して用いる。

[0024]

図1~図6に示すごとく、上記セラミック素子2はヒータ基板285、スペーサ25、固体電解質板21を積層してなるセラミック本体20からなり、先端部293に電気化学セル200を設けてなる。

電気化学セル200は、図3~図6に示すごとく、固体電解質板21と、拡散抵抗層241を通して素子外部の被測定ガスと接する被測定ガス側電極221と、セラミック素子2の内部に設けた大気室250に対面する基準電極231とからなる。

図3,図5に示すごとく,拡散抵抗層241は緻密でガスを通さない保護層2 42で覆ってなる。 図3,図6に示すごとく、被測定ガス側電極221は、外部リード部222を通じて電極端子223と電気的に接続する。基準電極231は、内部リード部232,固体電解質板21に貫通形成したスルーホール234を通じて電極端子236と電気的に接続する。

図3に示すごとく、外部リード部222、電極端子223、236は固体電解質板21の外表面211に設けてある。

[0025]

図6に示すごとく、セラミック素子2のセラミック本体20にはヒータ部28が一体形成されてなる。上記ヒータ部28はヒータ基板285、発熱体281、内部リード部282、ヒータ基板285に貫通形成した2個のスルーホール280、素子の外表面286に露出形成した電極端子283(図4参照)からなる。上記発熱体281は通電により発熱し、該発熱体281への電力供給は、内部

上記発熱体281は通電により発熱し、該発熱体281への電力供給は、内部リード部282、2個のスルーホール280、電極端子283を通じて行う。

また、図2に示すごとく、ヒータ基板285とスペーサ25との間には薄い絶縁層251を設けてある。

なお,図1~図6において,符号2360,2830は,電極端子236,2 83の電極端子表面である。

[0026]

上記セラミック素子2と摺動端子4a, 4b, 49a, 49bとの摺動接触構造について説明する。

図1,図2に示すごとく、摺動端子4a(4b,49a,49bについても同様、以降4aについてのみ説明する。)の突部430は、セラミック素子2の電極端子283(電極端子236についても同様、以降283についてのみ説明する。)と接触し、両者の接触位置において両者の電気的導通が確保される。

[0027]

両者の接触位置は、図2に示す符号Xの位置である。電極端子283の表面2830における符号Xから、セラミック素子2の内部に向かう法線をm1とする。また、電極端子283と導通するスルーホール280の端部位置で、最も符号Xに近い端部位置Yから、セラミック素子2の内部に向かう法線をm0とする。

[0028]

本例のセラミック素子2を内蔵するガスセンサ1について説明する。

図8に示すごとく、本例のガスセンサ1はハウジング10と該ハウジング10の基端側101に設けた大気側カバー121と、ハウジング10の先端側102に設けた2重の被測定ガス側カバー141、142とよりなる。

[0029]

ハウジング10に下方絶縁碍子13を介してセラミック素子2が挿入固定され 、図1~図6に示すごとく、電極端子283、236を設けたセラミック素子2 の基端側291が、上記大気側カバー121内の絶縁碍子3内に、被測定ガス側 電極221を設けた先端側293は被測定ガス側カバー142内に位置する。

[0030]

上記ハウジング10の基端側101に対し、大気側カバー121は溶接固定され、該大気側カバー121の基端側に撥水フィルタ125を介して別の大気側カバー122をかしめ固定する。上記ハウジング10の内部に配置した筒状の下方絶縁碍子13の内部にセラミック素子2を挿通固定する。

セラミック素子2と下方絶縁碍子13との間はガラス封着材131により封止 されている。

[0031]

上記大気側カバー121の内部で、上記下方絶縁碍子13の上方(基端側)には絶縁碍子3が載置されている。上記絶縁碍子3の更に上方(基端側)にはゴムブッシュ129が載置されている。

上記ゴムブッシュ129は4つの収納穴を有し(図示略),各収納穴にリード線161,163と図示されていない他の2本のリード線の合計4本が挿通配置されている。これら4本のリード線は接続金具151,153により,4本の摺動端子4a,4b,49a,49bにそれぞれ接続される。

[0032]

上記絶縁碍子3について説明する。

図9(a),(b),図10に示すごとく、上記絶縁碍子3は断面が略四角形状の4つの端子収納穴を有し、これら4つの端子収納穴は絶縁碍子3の中心軸近傍において素子挿入穴320と連通してなる。各端子収納穴の間には絶縁碍子の内壁面から突出形成したリブ321、322、323、324がある。

そして、図9、図10に示すごとく、摺動端子4a、4b、49a、49bは 各リブ321、322、323、324を挟んで端子収納穴に設置する。

[0033]

上記摺動端子4 a について説明する。

図11(a), (b)に示すごとく、上記摺動端子4aは接続部41と弾性接触部45とよりなり、両者の間は直角に曲折された肩部40で結合される。

上記弾性接触部45は端子収納穴311~314に面する背面42, セラミック素子2に面する素子当接面43と背面42側に折り返された折り返し部44とよりなる。

[0034]

素子当接面43には突部430が設けてあり、突部430の傾斜はセラミック素子2を収納する方向、つまり図面下方の傾斜面431が、その反対方向の傾斜面432よりもなだらかとなるよう構成されている。

摺動端子4aの接続部41の中心線410と弾性接触部45の中心線450は同一直線状になく、同図より知れるごとく、図面右方向に中心線450がずれている。上記突部430は中心線450よりも図面左方向にずれた位置に形成する

[0035]

また、摺動端子49aは摺動端子4aを左右反転した形状である。

摺動端子49aにかかる詳細な図示は省略するが、中心線450は中心線410に対し左方向にずれ、突部430は中心線450よりも右方向にずれた位置に形成する。なお、左方向、右方向とは図11を基準とした表現である。

摺動端子4 bは4 aと同じ形状、摺動端子4 9 bは4 9 aと同じ形状である。

[0036]

素子挿入穴320にセラミック素子2を挿入した状態を示す図面が図10である。

摺動端子4a,49aはセラミック素子2の外表面211と対面し、外表面211はセラミック素子2の電気化学的セル200を構成する電極221,231と電気的に導通する電極端子223,236が設けてある。摺動端子4aは電極端子236と摺動端子49aは電極端子223と摺動接触する。

摺動端子4b,49bはセラミック素子2の外表面286と対面し,外表面286はセラミック素子2の発熱体281への電力印加用の電極端子283が2つ設けてある。摺動端子4b,49bはそれぞれ電極端子283と摺動接触する。

[0037]

上記素子挿入穴320にセラミック素子2を挿入することで、セラミック素子2の各電極端子223,236,283に対し摺動端子4a,4b,49a,4 9bが摺動接触する。

このとき、摺動端子4a、4b、49a、49bをセットした絶縁碍子3の素子収納孔320に対し、セラミック素子2の基端側291を差し込み、摺動端子4a、4b、49a、49bに対しセラミック素子2を摺動させることで、摺動端子4a、4b、49a、49bが各電極端子223、236、283に摺動接触する。

[0038]

摺動端子4aを例として説明すると、図7(a)に示すごとく、セラミック素子2の基端側291が摺動端子4aの素子当接面43に当接する。素子当接面43から突部430に向かってセラミック素子2の電極端子236の表面2360を摺動して、図7(b)に示すごとく、上記突部430が電極端子236の所定の位置に達したところでセラミック素子2を停止させる。

[0039]

図1,図7に示すごとく、最初にセラミック素子2が摺動端子4aと当接したセラミック素子2の先端側291の端部位置h0から、突部430と電極端子283とが当接する位置h1との間が、上記摺動範囲H2となる。

また、上記摺動の際に、セラミック素子2がk1の方向に移動するにつれて摺

動端子4 a は矢線k2の方向に変形する。

そして、上記摺動接触の際は、上記電極端子236と電気的に導通するスルーホール234が上記摺動範囲H2に含まれないように、h1を選択する。

他の摺動端子4b、49bについても同様に摺動範囲を決定する。

なお,電極端子223はスルーホールで内部リード部と導通する構成を持ってないため,摺動端子49aの摺動範囲は特に限定する必要がない。

[0040]

本例にかかる作用効果について説明する。

本例のセラミック素子 2 において, スルーホール 2 8 0, 2 3 4 は摺動範囲 H 1, H 2 になく, 摺動端子 4 a, 4 b, 4 9 b の摺動接触時の摺動圧力をスルーホール 2 8 0, 2 3 4 が受けない。

従って、摺動圧力によるスルーホール280,234の端部からセラミック本体20に至るひび割れの発生や、電極端子236,283の外表面2360,2 830で内部から染み出した絶縁物による絶縁被膜形成が生じ難い。

[0041]

以上、本例によれば、電気的導通に優れるセラミック素子と摺動端子との摺動 接触構造を提供することができる。

[0042]

(実施例2)

本例は、摺動範囲と電極端子とスルーホールとの位置関係等が異なるいくつかのセラミック素子について説明する。

図12を用いて、セラミック本体50と内蔵リード部501、スルーホール52、電極端子51を備えたセラミック素子5の幅方向(長手方向と直交する方向)と同程度あるいはそれ以上の幅をもった摺動端子59が摺動接触する摺動接触構造について説明する。

摺動範囲H3はセラミック素子5の幅方向全体に広がり、摺動端子59がセラミック素子5の電極端子51に接触開始する始端と摺動を終えて停止する終端との間のa1~a2で囲まれた範囲である。スルーホール52は図12においてa2よりも左側である。

さらに、スルーホール52の端部位置で最もa2に近い位置がa3であり、a2~a3の距離がスルーホール52と摺動範囲H3の終端との最短距離となる。その他詳細は実施例1と同様の構成を有し、同様の作用効果を有する。

[0043]

次に、セラミック素子5の幅方向(長手方向と直交する方向)より狭い幅をもった摺動端子が摺動する場合について説明する。

図13に示すごとく、摺動端子(図示は省略する)がセラミック素子55よりも幅細の場合、摺動範囲は摺動端子と略同程度の幅で、図13において破線で囲まれた領域Bとなる。摺動範囲の幅方向からはずれた位置や図13で摺動範囲より左側等にスルーホール52が位置するように摺動範囲を選択することができる

その他詳細は実施例1と同様の構成を有し、同様の作用効果を有する。

[0044]

図14について説明する。

このセラミック素子 5 は端部位置 t 1 より電極端子 5 1 の端部位置 t 2 が図 1 4 において左側に位置し、 t 1 と t 2 との距離 t が 0 . 2 mmである。

摺動端子(図示は省略する)は、セラミック素子5の端部位置 t 1 から電極端子51に向かって摺動接触して摺動接触構造を形成するが、摺動端子は最初にセラミック素子51の端部位置 t 1付近で電極端子51が未形成の外表面505に接触し、その後外表面505と電極端子51との外表面511から形成された段差にのり上げて、所定の位置まで摺動する。

この段差は端部位置 t 2 におけるセラミック本体 5 0 の外表面 5 0 5 から計った電極端子の厚み h と等しくなり、本例にかかるセラミック素子 2 では 7 μ m である。

[0045]

摺動端子が摺動接触し始める位置は、摺動方向に大きな力が加わりやすいが、図14に示すごとく、電極端子51をセラミック素子5の端部位置 t 1から内側に摺動方向に引っ込めてセラミック本体50の外表面505に形成することで、電極端子51の端部位置 t 2に過大な力が加わることを防止して、電極端子51

の剥離を防止することができる。

さらに、t 2 t 1 t 2 t 1 t 2 t 1 t 2 t 1 t 2 t 3 t 4 t 2 t 1 t 6 t 6 t 6 t 6 t 6 t 7 t 8 t 9

その他詳細な構成は実施例1と同様であり、実施例1と同じ作用効果を得ることができる。

[0046]

図15について説明する。

このセラミック素子5にかかる電極端子56は端部位置 t 1に近い側が幅太部561で,遠い側が幅細部562である。幅細部562にスルーホール52があり,幅太部561にかかる範囲Sが摺動範囲となる。摺動端子は幅太部561において電極端子56と接触するため,接触面積がより大となって接触状態が安定する。また,摺動端子が接触しないスルーホール52を設ける部分を幅細部562として構成したため,電極端子56を形成する電極材料の使用量を減らしてコスト削減を図ることができる。

その他詳細な構成は実施例1と同様であり、実施例1と同じ作用効果を得ることができる。

【図面の簡単な説明】

【図1】

実施例1における,セラミック素子と摺動端子との摺動接触構造を示す説明図

図2

実施例1における, セラミック素子と摺動端子との摺動接触構造を示す要部説明図。

【図3】.

実施例1における,セラミック素子のセラミック本体外表面(固体電解質板側)を示す説明図。

【図4】

実施例1における,セラミック素子のセラミック本体外表面(ヒータ基板側) を示す説明図。

【図5】

実施例1における、セラミック素子の積層方向の断面を示す説明図。

【図6】

実施例1における、セラミック素子の斜視展開図。

【図7】

実施例1における、セラミック素子と摺動端子とが摺動接触する際の説明図。

【図8】

実施例1における,ガスセンサの説明図。

図9】

実施例1における, 絶縁碍子に配設された摺動端子の説明図。

【図10】

実施例1における、絶縁碍子に配設された摺動端子、セラミック素子の説明図

図11

実施例1における, 摺動端子の(a)側面図, (b)平面図。

【図12】

実施例2における,電極端子,摺動範囲,スルーホールとの位置関係を示す説明図。

【図13】

実施例2における, 摺動端子がセラミック素子よりも幅細となる電極端子, 摺動範囲, スルーホールとの位置関係を示す説明図。

【図14】

実施例 2 における、セラミック素子の端部位置より内側で電極端子が形成された場合の説明図。

【図15】

実施例2における、幅太部と幅細部からなる電極端子とスルーホールの説明図

【図16】

従来における、摺動端子と電極端子の接触状態とひび割れについての説明図。

【図17】

従来における、摺動端子と電極端子の接触状態と導通不良についての説明図。

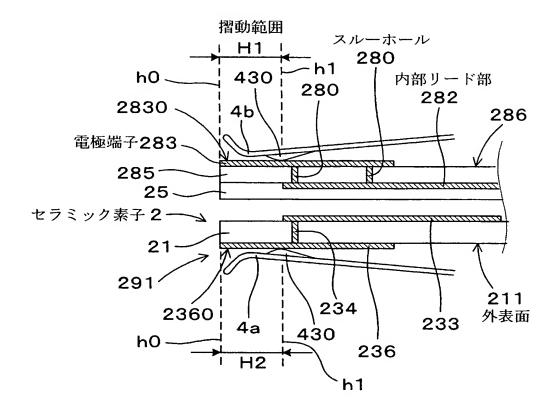
【符号の説明】

- 2...セラミック素子,
- 20...セラミック本体,
- 233,282...内部リード部,
- 211,286...外表面,
- 280...スルーホール,
- 283,236... 電極端子,
- 4 a, 4 b, 4 9 a, 4 9 b. . . 摺動端子,

【書類名】 図面

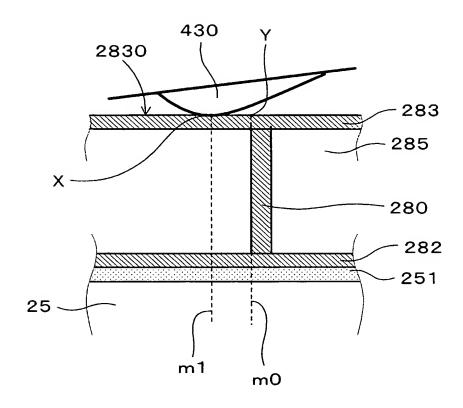
図1

(図1)



【図2】

(図2)



【図3】

(図3)

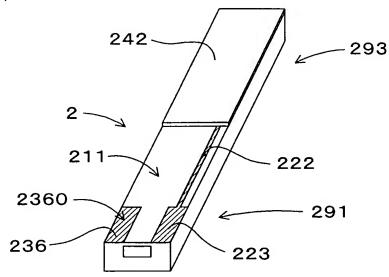
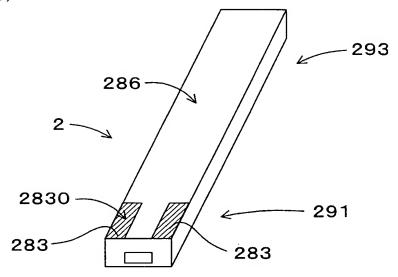


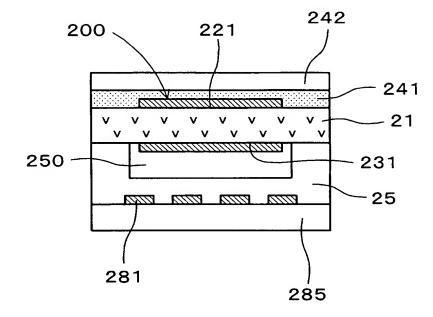
図4】

(図4)



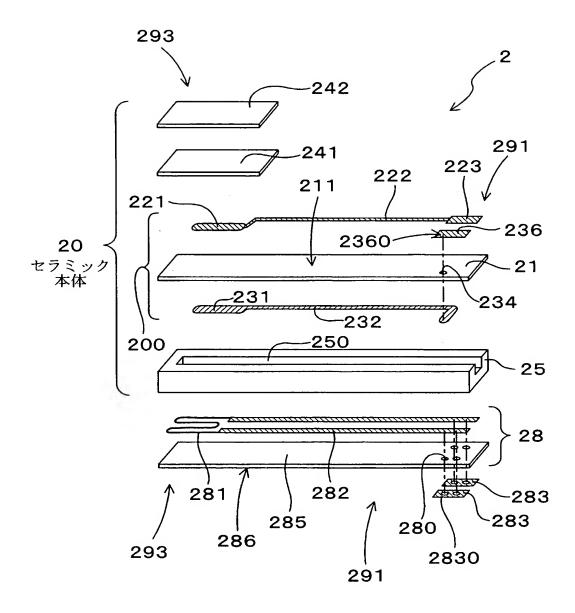
【図5】

(図5)



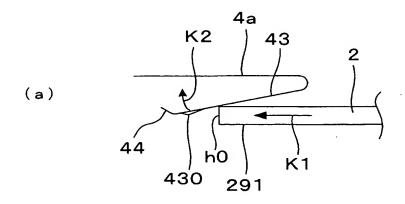
【図6】

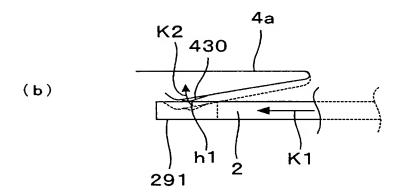
(図6)



【図7】

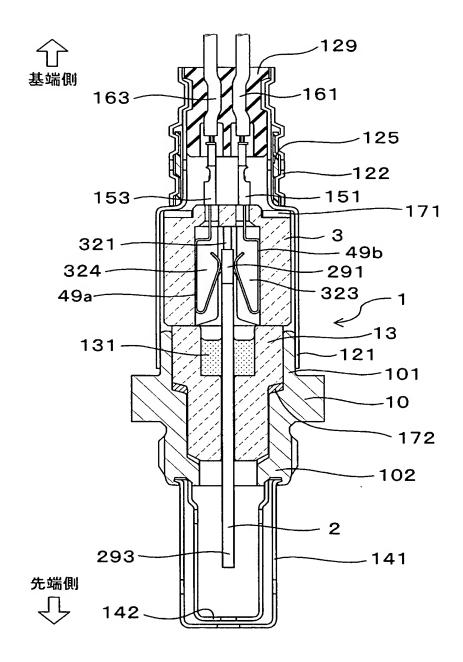
(図7)





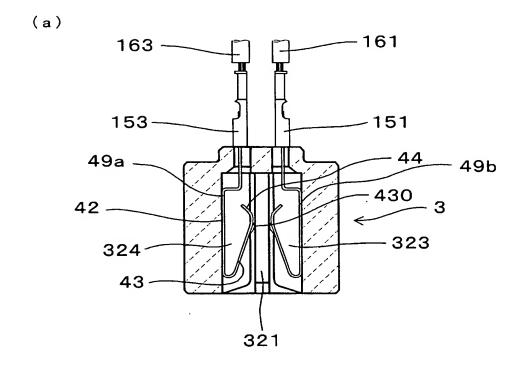
【図8】

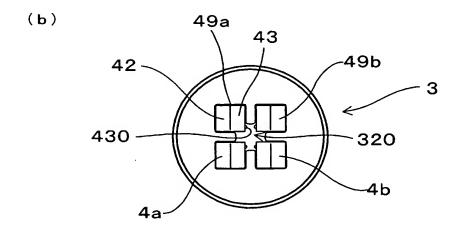
(図8)



【図9】

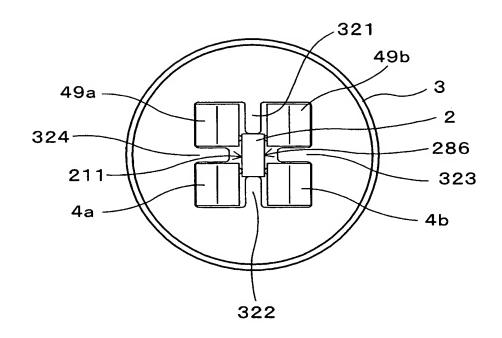
(図9)





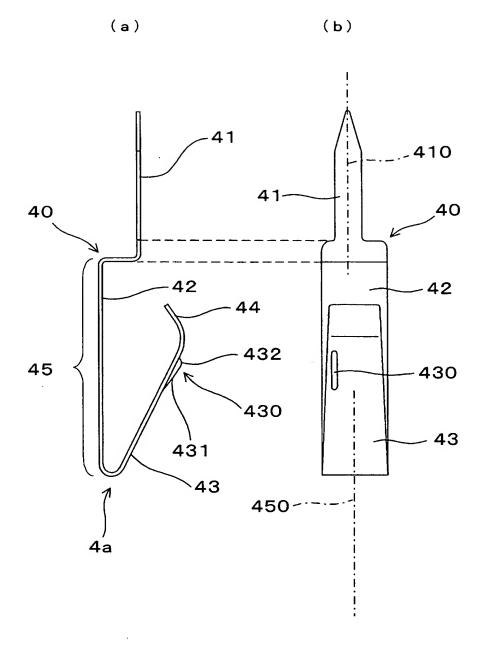
【図10】

(図10)



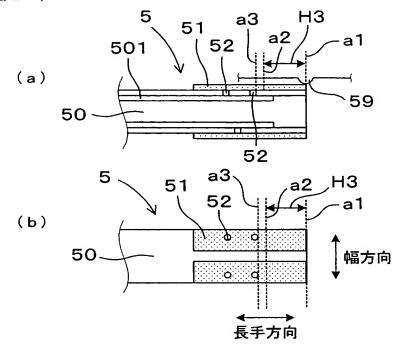
【図11】

(図11)



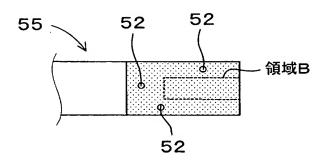
【図12】

(図12)



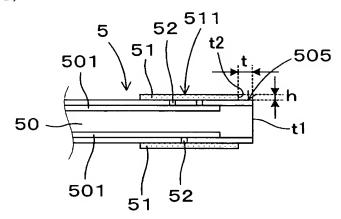
【図13】

(図13)



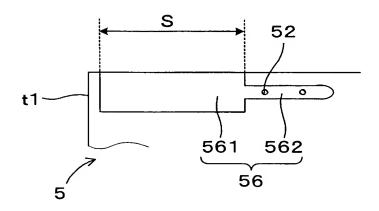
【図14】

(図14)



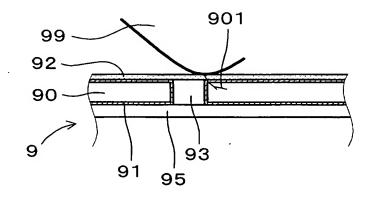
【図15】

(図15)



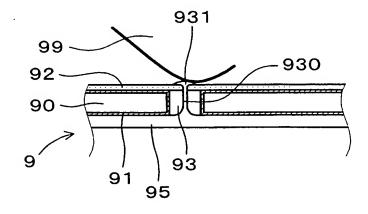
【図16】

(図16)



【図17】

(図17)



【書類名】 要約書

【要約】

【課題】 電気的導通に優れるセラミック素子と摺動端子との摺動接触構造を提供すること。

【解決手段】 セラミック本体の内部リード部233,282と外表面211,286に露出形成した電極端子236,283と、内部リード部233,282及び電極端子236,283とを電気的に導通させるスルーホール234,280とを有するセラミック素子2において、電極端子236,283の表面2360,2830を摺動端子4a,4bが摺動接触することにより摺動接触構造が形成され、電極端子236,283に対する摺動端子4a,4bの摺動範囲H1,H2においてスルーホール234,280が形成されていない。

【選択図】 図1

特願2003-057619

出願人履歴情報

識別番号

[000004260]

1. 変更年月日

1996年10月 8日

[変更理由]

名称変更

住 所

愛知県刈谷市昭和町1丁目1番地

氏 名

株式会社デンソー